國立台灣科技大學 114學年 第2學期　課程大綱

Spring 2026 NTUST Course Outline

授課教師：馬奕葳, 郭政謙, 陳元賀, 曾德峰, 黃顗融, 黃騰毅

Instructor:YIWEI MA,Cheng-Chien Kuo,Yuan-Ho Chen,Der-Feng Tseng,Yi Long Huang,Teng-Yi Huang

課程名稱：論文研討(二)

Course Title：Seminar(II)

2026/11/3

課程代號： EE8002301 Course Code 學分數： 0 Credits	必選修：必修/半學年 Required/Electve:Required/Half Yr. 先修課程： Prerequisites
節次教室： F6(RB-105) F7(RB-105) F8(RB-105) Time/Location	
專業核心能力： Core Professional Competencies	
課程網址： Course Website	
課程宗旨： Course Objectives	本課程旨在培養學生掌握先進製程數位晶片設計的後段流程，涵蓋從自動佈局繞線（APR）到晶片製作與量測的完整設計與實作過程。課程內容將結合理論與實務，讓學生熟悉佈局繞線（P&R）、模擬驗證、設計實體驗證（DRC/LVS）、寄生參數提取（RC Extraction）、晶片量測等關鍵技術，並提供業界主流EDA工具的實作訓練。
課程大綱： Outline of Lectures	自動佈局繞線 模擬驗證 設計實體驗證（DRC/LVS） EDA工具使用 晶片量測考量　Automatic Place and Route (APR) Simulation and Verification Physical Verification (DRC/LVS) EDA Tool Usage Chip Measurement Considerations
授課方式： Method of Instruction	講授 Lecture：0% 分組討論 Group discussion：0% 案例研討 Case study：0% 操做練習 Practical exercises：0% 講授 Lecture：%
教科書： Textbooks	自編教材
參考書目： References	自編教材
修課須知： Notice	

評量方式： Project/Lab/HW Grading
備註說明： Notes